

低コスト、高性能、設計期間短縮

ワンチップ FPGA による産業用モーター・ドライブ装置

デザイン統合によるコスト削減

- アルテラのワンチップ・ドライブ装置システムによりトータル・コストが削減できます。
 - Cyclone® V FPGA を高性能デュアルコア ARM® プロセッサ・サブシステムまたはアルテラの柔軟な Nios® II ソフト・プロセッサと組み合わせ、プロセッサ・サブシステムをモーター制御用ハードウェア・アクセラレータと緊密に結合します。
 - 産業用ネットワーク、エンコーダ・インタフェース、I/O、アナログ・インタフェース、およびロジックを統合して機能を拡張します。
- 必要なコンポーネント数の減少と多軸制御のサポート機能により、ボード・スペースを削減し、消費電力を低減します。
- 主要な産業用イーサネット・プロトコルと I/O 規格をアルテラがサポートすることにより、変化する市場要件に短い設計作業で迅速に適応できます。

市場への投入に要する期間を短縮

- IP (Intellectual Property) コアの再利用と ARM エコシステムの活用により開発時間を短縮し、多種類の製品を設計するリスクを低減します。
- TÜV Rheinland 社の認証を受けたアルテラの IEC 61508 機能安全 FPGA データ・パッケージにより、安全の証明のための認証に要する期間を最大 24 カ月間短縮します。

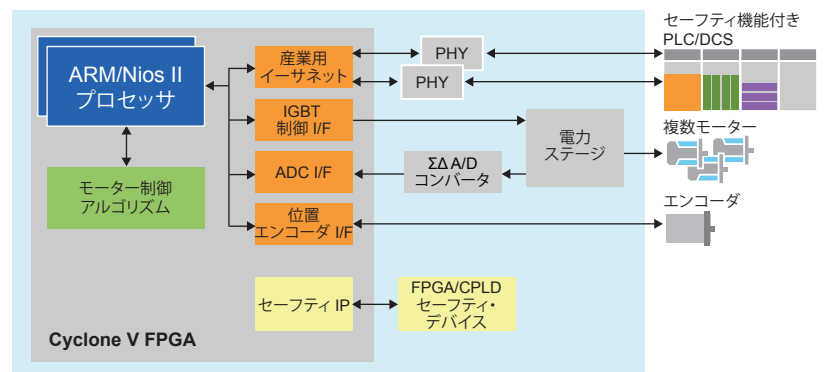
さらなる性能向上を続ける ドライブ装置の要件への対応

- アルテラの可変精度 DSP ブロック、乗算器、浮動小数点サポート、および DSP の演算機能を使用して、5 μ s 未満のコントロール・ループ・アルゴリズム・レイテンシを実現します。
- システム・レベルのデザイン・ツールによるアルテラのモデル・ベース・デザイン・メソッドロジを使用し、ソフトウェア・エレメントとハードウェア・エレメントを分割してデザインを最適化します。

ドライブ装置とモーターは、パッケージング、ロボット工学、コンピュータ数値制御コントローラ (CNC)、工作機械、工業用ポンプ、ファンなどの産業機器に不可欠な部品です。次世代のドライブ装置システムを設計して運用コストを下げるには、極めて低いレイテンシでの複雑な制御アルゴリズムとともに、変わりゆくニーズをサポートする柔軟なプラットフォームと多軸システムを設計することが必要です。

ASIC、デジタル信号プロセッサ (DSP)、およびマイクロコントローラ・ユニット (MCU) をベースとする、従来のドライブ装置システムには、このようなニーズに対処するための性能と柔軟性が欠けていました。アルテラの FPGA ファミリは、制御アルゴリズム・エレメントをハードウェアにオフロードするために使用できるスケーラブルなプラットフォームを提供します。また、多くのタイプのエンコーダや産業用イーサネット・プロトコルをサポートしながら、ドライブ装置システム全体を業界が認めたプロセッサ・アーキテクチャと統合することもできます。この「ワンチップ・ドライブ装置」システムは、コストを削減して開発を簡素化します。

図 1: Cyclone V FPGA または Cyclone V SoC: ワンチップ・ドライブ装置は、高性能プロセッサ・サブシステムをモーター制御アルゴリズム、I/O ロジック、産業用イーサネット・プロトコル、およびセーフティ・エレメントと統合します。



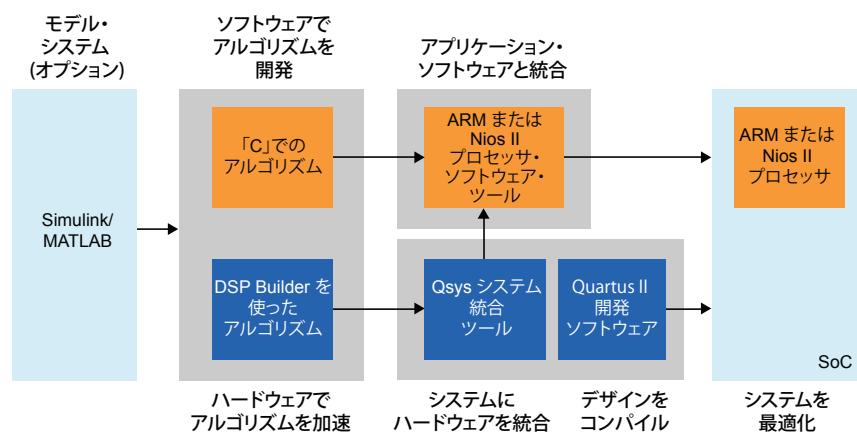
DSP の性能に合わせたシステム・レベルのデザイン・フロー

モーター制御のために、アルゴリズムとデザインを最適化するには、汎用ツールと実用的なデザイン・メソッドが必要で、図 2 は、システムのモデル化とシミュレーションをサポートし、複雑なアルゴリズムを低レイテンシで実装しつつ、ハードウェア/ソフトウェア・システムを統合し、モーター・ドライブ装置のニーズに合わせて正確に性能を微調整するツール・フローを示します。

さらに、Quartus® II 開発ソフトウェアなどの使いやすい開発ツール、Qsys や DSP 最適化のための DSP Builder などのシステム統合ツールも利用できます。

アルゴリズムをモデル化する Simulink®/MATLAB® など、モデル・ベースの環境をサポートすることにより、モーター制御システムを DSP Builder ツールに直接統合して最も最適化されたドライブ装置を設計します。さらに、使い慣れたツール・フローと豊富な ARM エコシステムのリソースをアルテラ SoC に使用することで開発期間を短縮し、レガシー・コードを利用可能です。

図 2: アルテラ SoC ドライブ装置システム向けにシステム・レベルで最適化されたデザイン・フロー



アルテラ Cyclone V FPGA & Cyclone V SoC ポートフォリオ

アルテラの Cyclone V FPGA と Cyclone V SoC が、各デザイン要件に最適な選択肢を提供すべく 28nm FPGA ファミリーに加わりました。Cyclone V FPGA は、DDR3/LPDDR などのマルチポート・メモリ・サポート、トランシーバの集積オプション、可変精度 DSP ブロック、およびデバイス・ファミリを量産アプリケーションの差別化に理想的なものにする性能レベルとともに、業界最小のシステム・コストと消費電力を提供します。また、従来の世代より最大 40 パーセント低減したトータル消費電力と効率的なロジック統合機能も得ることができます。

詳細情報について

アルテラのモーター制御アプリケーション向け FPGA と SoC の詳細は、アルテラの正規販売代理店にお問い合わせいただくか、または www.altera.co.jp/industrial をご覧ください。

日本アルテラ株式会社

〒163-1332
東京都新宿区西新宿6-5-1
新宿アイランドタワー32F 秘書箱1594号
TEL. 03-3340-9480 FAX. 03-3340-9487
www.altera.co.jp
E-mail: japan@altera.com

Altera Corporation

101 Innovation Drive, San Jose, CA 95134 USA
www.altera.com

本資料に掲載されている内容は、製品の仕様の変更等により予告なく変更される可能性があります。最新の情報はアルテラ・ウェブサイトをご参照ください。