



Altera Quartus II software v11.1 —
Subscription Edition vs. Web Edition

アルテラ Quartus II 開発ソフトウェア v11.1 サブスクリプション・エディションとウェブ・エディションの比較

カテゴリ	機能	ウェブ・エディション (無償版)	サブスクリプション・エディション (有償版)
概要	入手方法	ダウンロード (www.altera.co.jp/download)	または DVD (www.altera.co.jp/dvdrequest)
	サポートOS	Windows: Vista (32 bit), XP (32 bit), 7 (32 bit) Linux: SUSE Linux Enterprise 11 (32 bit), Red Hat Enterprise Linux 4 / 5 (32 bit) CentOS 4 / 5 (32 bit)	Windows: Vista (32/64 bit), XP (32/64 bit), 7 (32/64 bit) Linux: SUSE Linux Enterprise 11 (32/64 bit), Red Hat Enterprise Linux 4 / 5 (32/64 bit) CentOS 4 / 5 (32/64 bit)
デバイス サポート	CPLD	MAX [®] シリーズ: 全て Cyclone [®] V FPGA: 全て (最高集積度製品を除く)	MAX シリーズ: 全て Cyclone V FPGA: 全て
	低コストFPGA	Cyclone IV E / GX FPGA: 全て Cyclone III / III LS FPGA: 全て Cyclone II FPGA: 全て Cyclone FPGA: なし	Cyclone IV E / GX FPGA: 全て Cyclone III / III LS FPGA: 全て Cyclone II FPGA: 全て Cyclone FPGA: 全て
	ミッドレンジFPGA	Arria [®] GX FPGA: なし Arria II GX FPGA: EP2AGX45 Arria V FPGA: なし	Arria GX FPGA: 全て Arria II GX FPGA: 全て Arria V FPGA: 全て
	ハイエンドFPGA HardCopy [®] ASIC	Stratix [®] シリーズ: なし HardCopy シリーズ: なし	Stratix シリーズ: 全て HardCopy シリーズ: 全て
IP	アルテラおよびパートナーIP	OpenCore Plus 評価機能を提供	
	IP Base 스위트・フルライセンス	有償オプション	DSP: FIRコンパイラ, FFTコンパイラ, NCOコンパイラ インタフェース: SerialLite II メモリコントローラ: DDR1/2/3, QDR II, RLDRAM II
デザイン・ エントリ	Qsys および SOPC Builder 回路図、言語サポート	Yes 回路図エントリ、Verilog、VHDL、SystemVerilog 対応	
デザイン環境	Tcl スクリプト、コマンドライン	Yes	
実装/最適化 機能	インクリメンタル・コンパイルとチーム・ベースデザイン	No	Yes
	LogicLock™ インクリメンタル・デザイン機能	No	Yes
	マルチプロセッサ・ホストサポート	No	Yes
	ラピッド・リコンパイル機能	No	Yes
	フィジカル・シンセシス最適化	Yes	
	Chip Planner	Yes	
	I/Oチェック機能	Yes	
	TimeQuest タイミング・アナライザ/Optimization Advisor	Yes	
	SDC フォーマット・サポート	Yes	
	Early power estimator	無償で Web サイトからダウンロード可能	
PowerPlay 消費電力解析/最適化	Yes		
検証と デバッグ	SignalTap [®] II ロジック・アナライザ	TalkBack 機能を有効にすることで実装可能	Yes
	SignalProbe 機能	TalkBack 機能を有効にすることで実装可能	Yes
	Transceiver Toolkit	No	Yes
	ModelSim [®] -Altera [®] Starter Edition	無償添付	
	ModelSim-Altera Edition	有償オプション	
	エンベデッド・ロジック・アナライザ・インタフェース	Yes	
	RTL Viewer および Technology Map Viewer	Yes	
	Pin Planner	Yes	
システムデザイン・ ソフトウェア	Nios [®] II EDS (エンベデッド・デザイン・スイート)	Quartus [®] II と同じバージョンを無償で提供	
	DSP Builder	有償オプション	
サードパーティ・ サポート	EDA パートナー	合成、機能およびタイミング・シミュレーション、スタティック・タイミング解析、ボードレベル・シミュレーション、シグナル・インテグリティ、およびフォーマル検証におけるサードパーティ・サポートを提供	