

この資料は英語版を翻訳したもので、内容に相違が生じる場合には原文を優先します。こちらの日本語版は参考用としてご利用ください。設計の際には、最新の英語版で内容をご確認ください。

SI151006-2.0

### ソフトウェア

Stratix® II デバイスは、system-on-a-programmable-chip (SOPC) デザインに包括的な環境を提供するアルテラの Quartus® II デザイン・ソフトウェアでサポートされています。Quartus II ソフトウェアには、HDL および回路図によるデザイン入力、コンパイルおよび論理合成、完全なシミュレーションおよび最新のタイミング解析、SignalTap® II ロジック解析およびデバイス・コンフィギュレーションなどの機能が含まれています。Quartus II ソフトウェアの機能について詳しくは、「Quartus II ハンドブック」を参照してください。

Quartus II ソフトウェアは、Windows XP/2000/NT、Sun Solaris、Linux Red Hat v8.0 および HP-UX の各オペレーティング・システムをサポートしています。また、NativeLink® インタフェースによる業界標準の EDA ツールとのシームレスなインテグレーションもサポートしています。

### デバイス・ ピン配置

Stratix II デバイスのピン配置は、アルテラ・ウェブサイト ([www.altera.co.jp](http://www.altera.co.jp)) で提供されています。

### オーダー情報

図 6-1 は、Stratix II デバイスの製品コードを説明したものです。各パッケージについて詳しくは、「Stratix II デバイス・ハンドブック、Volume 2」の「Stratix II & Stratix II GX デバイスのパッケージ情報」の章を参照してください。

図 6-1. Stratix II デバイスの製品コード

