

この資料は英語版を翻訳したもので、内容に相違が生じる場合には原文を優先します。こちらの日本語版は参考用としてご利用ください。設計の際には、最新の英語版で内容をご確認ください。

CI151006-1.3

ソフトウェア

Cyclone™ II デバイスは、system-on-a-programmable-chip (SOPC) デザインに包括的な環境を提供するアルテラの Quartus® II デザイン・ソフトウェアでサポートされています。Quartus II ソフトウェアには、HDL および回路図によるデザイン入力、コンパイルおよび論理合成、完全なシミュレーションおよび最新のタイミング解析、SignalTap® II ロジック解析およびデバイス・コンフィギュレーションなどの機能が含まれています。Quartus II ソフトウェアの機能について詳しくは、「Quartus II ハンドブック」を参照してください。

無償の Quartus II Web Edition ソフトウェアは www.altera.co.jp で入手することができ、Microsoft Windows XP および Windows 2000 をサポートしています。フル・バージョンの Quartus II ソフトウェアは、アルテラのサブスクリプション・プログラムで提供されています。フル・バージョンの Quartus II ソフトウェアは、すべてのアルテラ・デバイスをサポートしており、Windows XP、Windows 2000、Sun Solaris、および Red Hat Linux オペレーション・システムに対応しています。また、DSP アプリケーションや外部メモリ・デバイスへのインタフェースなど、よく利用される IP MegaCore® ファンクション (IP Base Suite) のライセンスが無償で提供されています。フル・バージョンの Quartus II ソフトウェアおよび Quartus II Web Edition ソフトウェアは、サードパーティ EDA ツールとのシームレスなインテグレーションをサポートします。

デバイス・ ピン配置

Cyclone II デバイスのピン配置は、アルテラ・ウェブサイト (www.altera.co.jp) で提供されています。

製品コード

図 6-1 は、Cyclone II デバイスの製品コードを説明したものです。各パッケージについて詳しくは、お問い合わせください。

図 6-1. Cyclone II デバイスの製品コード

